



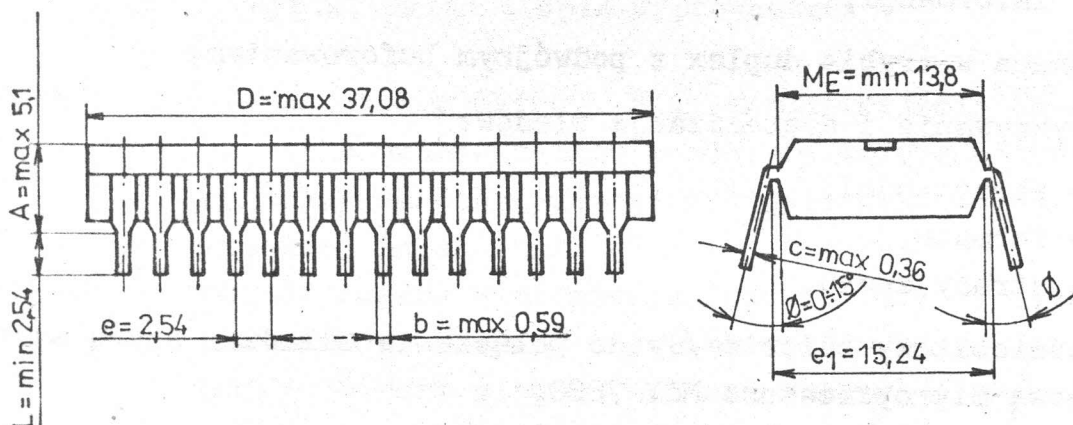
PROGRAMOWALNY KOMUNIKACYJNY  
UKŁAD WEJŚCIA/WYJŚCIA

MCY 7851N

CHARAKTERYSTYKA UKŁADU

MCY 7851 jest uniwersalnym szeregowym układem interfejsu komunikacyjnego, przeznaczonym do asynchronicznego i synchronicznego przesyłania informacji w standardzie znakowym. Dostosowany jest do współpracy z układami systemu mikroprocesorowego opartego na jednostce centralnej MCY 7880. Jednocześnie może pracować jako nadajnik i odbiornik zmieniając słowa równoległe na szeregowe i odwrotnie.

Układ MCY 7851 zrealizowany jest w technologii NMOS z bramką krzemową. Poziomy logiczne sygnałów wejściowych i wyjściowych umożliwiają bezpośrednią współpracę z układami TTL.



Rys.1. Wymiary obudowy MCY 7851N

Układ ma następujące cechy charakterystyczne:

- możliwość przesyłania znaków o długości od 5 do 8 bitów;
- częstotliwość przesyłania informacji:
  - w trybie synchronicznym: 0 do 56 kbodów,
  - w trybie asynchronicznym: 0 do 9,6 kbodów;
- w trybie synchronicznym:
  - możliwość synchronizacji zewnętrznej /za pomocą wejścia sterującego/ lub wewnętrznej /za pomocą znaków synchronizacji/,
- w trybie asynchronicznym:
  - możliwość przesyłania znaków z częstotliwością 1,16 lub 64 razy mniejszą od częstotliwości zegara,
  - automatyczne wytwarzanie znaku przerwy /ang. break character/,
  - możliwość pracy z 1, 1,5 lub 2 bitami stopu,
  - detekcja błędnego bitu startu podczas odbioru informacji,
- praca w trybie duplex z podwójnym buforowaniem;
- wykrywanie i sygnalizacja błędów:
  - parzystości,
  - formatu,
  - straty znaku,
- ośmiobitowy bufor we/wy do połączenia układu z szyną systemową mikroprocesora MCY 7880,
- możliwość kontroli stanu układu za pomocą odczytu słowa statusu,
- zespół wejść i wyjść przeznaczonych do bezpośredniego sterowania urządzeniem zewnętrznym /modemem/.

